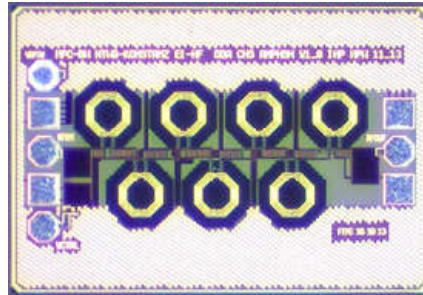


MMIC-Phasenschieber für den Einsatz in phasengesteuerten Arrayantennen im C-Band



| | |
|---------------------------------|--|
| VERANTWORTLICHE FÜR DEN ENTWURF | Dennis Dario Aschenbrenner, Christoph Schick Hochschule Konstanz, Fakultät für Elektrotechnik und Informationstechnik, Brauneggerstr. 55, 78462 Konstanz |
| ENTWURFSVERFAHREN | Full Custom Design |
| TECHNOLOGIE | IHP SG25H3 250 nm BiCMOS 5M |
| CHIPFLÄCHE | 1,1 mm x 0,75 mm |
| GEHÄUSE | Bare die |
| FUNKTIONSBLÖCKE | Analoger Phasenschieber |
| FUNKTION | Bei einer Betriebsfrequenz von 5,4 GHz ermöglicht der Chip die spannungs-gesteuerte Einstellung der Einfügungsphase um bis zu -180° . Der Chip kommt im Speisernetzwerk einer elektronisch schwenkbaren Antenne zum Einsatz. |
| HERSTELLDATUM | I. Quartal 2014 |
| KOSTENTRÄGER | MPC-Gruppe Baden-Württemberg |
| VERÖFFENTLICHUNG | D. Aschenbrenner, C. Schick, „Entwurf und Charakterisierung eines MMIC-Phasenschiebers für den Einsatz in phasengesteuerten Arrayantennen im C-Band“, <i>Workshop der Multiprojekt-Chip-Gruppe Baden-Württemberg</i> , Künzelsau, Juli 2014. |