

### **Hochschule Aalen**

Prof. Dr. Bürkle, 07361 576-2103  
E-Mail: heinz-peter.buerkle@htw-aalen.de

### **Hochschule Albstadt-Sigmaringen**

Prof. Dr. Gerlach, 07571 732-9155  
E-Mail: gerlach@hs-albsig.de

### **Hochschule Esslingen**

Prof. Dr. Lindermeir, 0711 397-4230  
E-Mail: walter.lindermeir@hs-esslingen.de

### **Hochschule Furtwangen**

Prof. Dr. Benyoucef, 07723 920-2342  
E-Mail: benyoucef@hs-furtwangen.de

### **Hochschule Heilbronn**

Prof. Dr. Gessler, 07940 1306-184  
E-Mail: gessler@hs-heilbronn.de

### **Hochschule Karlsruhe**

Prof. Dr. Ng, 0721 925-1520  
E-Mail: herman-jalli.ng@h-ka.de

### **Hochschule Konstanz**

Prof. Dr. Schick, 07531 206-657  
E-Mail: cschick@htwg-konstanz.de

### **Hochschule Mannheim**

Prof. Dr. Giehl, 0621 292-6860  
E-Mail: j.giehl@hs-mannheim.de

### **Hochschule Offenburg**

Prof. Dr. Elke Mackensen, 0781 205-4770  
E-Mail: elke.mackensen@hs-offenburg.de

### **Hochschule Pforzheim**

Prof. Dr. Kesel, 07231 28-6567  
E-Mail: frank.kesel@hs-pforzheim.de

### **Hochschule Ravensburg-Weingarten**

Prof. Dr. Siggelkow, 0751 501-9633  
E-Mail: siggelkow@hs-weingarten.de

### **Hochschule Reutlingen**

Prof. Dr. Hennig, 07121 271-7129  
E-Mail: eckhard.hennig@reutlingen-university.de

### **Hochschule Ulm**

Prof. Dr. Terzis, 0731 502-8341  
E-Mail: Anestis.Terzis@thu.de

### **Hochschule Esslingen**

Flandernstraße 101  
73732 Esslingen  
Internet: [www.hs-esslingen.de](http://www.hs-esslingen.de)

### **Lokale Organisation**

Prof. Dr.-Ing. Walter Lindermeir  
Telefon 0711 397-4230  
E-Mail: [walter.lindermeir@hs-esslingen.de](mailto:walter.lindermeir@hs-esslingen.de)



<https://www.hs-esslingen.de/hochschule/organisation/standorte/>

### **Mathworks Schulung**

Donnerstag 23.06.22 16-18 Uhr, Raum F1.201  
Anmeldung bitte direkt über  
<https://de.mathworks.com/company/events/seminars/accelerate-algorithm-implementation-on-fpga-asic-soc-3699300.html>

### **Workshop**

Freitag, 24.06.2022, 10 -18:45 Uhr:  
Tagungsbeitrag: 50 € für externe Teilnehmer  
incl. Tagungsband und Verpflegung  
MPC-Mitglieder, Studierende und  
ehemalige Kolleg:innen frei  
Anmeldung über Prof. Lindermeir

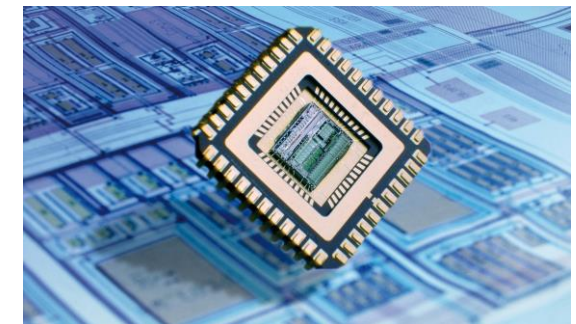
**Gäste sind herzlich willkommen!**

Hochschulen in  
**Baden-Württemberg**



# MPC-GRUPPE

## 64. Workshop der Multi Projekt Chip Gruppe



**am 24. Juni 2022  
in Esslingen**

<http://www.mpc-gruppe.de>



**Cooperating Organisation  
Solid-State Circuit Society Chapter  
IEEE German Section**

## Mathworks Workshop (kostenfrei)

### Accelerate Algorithm Implementation on FPGA/ASIC/SoC

Donnerstag 23.06.22 Raum F1.201 16-18 Uhr  
Bitte vorher selbst direkt anmelden über  
MathWorks: s. o.

### Gemeinsames Abendessen

Mitglieder und Gäste treffen sich am  
Donnerstag 23.06.2022 um 19:30 Uhr im  
Restaurant Raffaello, Neckarstraße 60, 73728  
Esslingen, zum gemeinsamen Abendessen.

### Übernachtungsmöglichkeit

**Hotel am Schillerpark** (150 € DZ, 130 € EZ, inkl.  
Frühstück)  
Neckarstraße 60, 73728 Esslingen  
Tel: +49 (0)711 93133-0  
info@hotel-am-schillerpark.de  
**Zimmerkontingent bis 23.05.2022 reserviert**  
Stichwort „MPC“

### MPC-Vollversammlung

Hochschule Esslingen Flandernstraße  
Raum F1.058 (Großer Konferenzraum),  
Freitag, 24.06.2022, 8:30 – 9:45 Uhr  
**Vorstandswahl u. neue Satzung**

### Mitarbeiterbesprechung

Freitag, 24.06.2022, 13:30 – 14:00 Uhr,  
Raum F1.357  
Wahl der Mitarbeitersprecher

## Vortragsveranstaltungen

**Begrüßung** Flandernstr., Aula

10:00 Begrüßung

### Invited Paper

10:15 **T. Richter** Mathworks  
*Automate your workflow — from algorithm  
development to hardware design and verifi-  
cation for FPGA, ASIC, and SoC development*

11:00 **E. Hennig** HS Reutlingen  
*Chip- und Board-Design im Masterstudiengang  
Leistungs- und Mikroelektronik an der  
Hochschule Reutlingen*

11:45 **S. Falzone, T. Münster, G. Gühring**  
HS Esslingen  
*Measuring similarity for technical product  
descriptions with a character-level siamese  
neural network*

### 12:15 Mittagspause (Mensa)

### 13:30 Mitarbeiterbesprechung

14:00 **A. Klotz** Cadence  
*Neuigkeiten vom Cadence Academic  
Network*

## Regular Papers

14:45 **Berkay Cakir** HS Aalen  
*Entwurf neuronaler Netze in Matlab und  
Designflow zur Implementierung auf Intel  
SoC-FPGAs mit Zugriff auf die Gewichte in  
dem externen Linux-SDRAM*

15.15 **Carsten Stephan**  
HS Albstadt-Sigmaringen  
*Aufbau von Simulations- und Prognosemo-  
dellen energietechnischer Anlagen unter  
Einsatz von Deep Learning Verfahren*

### 15:45 Uhr Kaffeepause

16:15 **E. John, T. Moldenhauer, L. Riedel,  
Z.X. Sim** HS Reutlingen  
*Entwicklung eines Motor-Control-ASIC für  
die sensorlose Ansteuerung geschalteter  
Reluktanzmotoren*

16:45 **P. Czerwenka** HS Reutlingen  
*Entwicklung einer Hardware-Plattform zur  
Emulation analoger Modulatoren*

17:15 **A. Brunner, P. Czerwenka**  
HS Reutlingen  
*Asynchroner zeitkontinuierlicher Delta-  
Sigma-Modulator-ASIC für  
GaN-basierte HiFi-Klasse-D-Audio-Verstärker*

17.45 **T. Wolfer** HS Reutlingen  
*Experimental Verification of a Tuning  
Technique for Compensating Time-  
Constant Variation in Continuous-Time  
Delta-Sigma Modulators*

**18:30** Abschluss und Vergabe des IEEE  
SSCS Best Student Paper Award