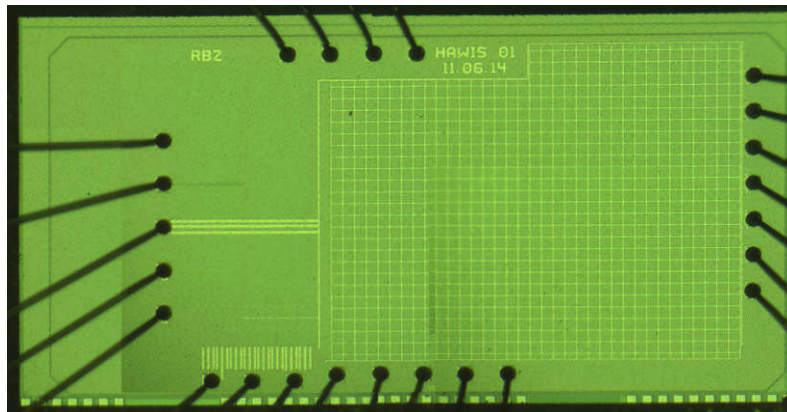




Hoch-Volt-Interface für 230 V-Netzbetrieb von ICs



VERANTWORTLICHE FÜR DEN ENTWURF	Daniel Lutz, Bernhard Wicht, Robert Bosch Zentrum für Leistungselektronik Alteburgstraße 150, 72762 Reutlingen.
ENTWURFSVERFAHREN	Full Custom Design.
TECHNOLOGIE	180 nm Hoch-Volt BiCMOS.
CHIPFLÄCHE	3,88 mm x 2,19mm.
GEHÄUSE	CDIP 48.
FUNKTIONSBLÖCKE	Hoch-Volt-Interface für 230V Netzspannung, Gleichrichter, Zwischenkreisstabilisierung.
FUNKTION	Bei diesem Chip handelt es sich um einen Testchip, welcher im vom BMBF geförderten Projekt „Hochintegrierte ACDC-Wandler als Kleinstnetzteil für direkten 230 V Netzbetrieb von Integrierten Schaltungen“ (HAWIS) entwickelt wurde. Dieser Chip enthält Testschaltungen für ein Interface zur 230V-Netzspannung. Die Netzspannung wird auf eine im Chip handhabbare Spannung gewandelt. Diese Spannung wird gleichgerichtet und mittels einer Zwischenkreisstabilisierung auf eine einstellbare Spannung (z.B. 40 V) stabilisiert. Diese stabilisierte Spannung steht auf dem Chip weiteren Funktionsblöcken zur Verfügung.
HERSTELLDATUM	II. Quartal 2014.
KOSTENTRÄGER	Industriepartner.